1. La utilización de un NAS para almacenar una base de datos relacional es preferible a una conexión SAN ya que el acceso se hace por el SGBD.  
     
   Depende. Aparentemente, es preferible usar un NAS si la base de datos consiste de registros pequeños, ya que “The file-oriented nature of NAS storage produces faster reads of the high volume of small records in a bursty environment than would a block-oriented SAN.”  
     
   También usando un NAS se tiene la ventaja de que “The other advantage is that he doesn't need people who are familiar with Fibre Channel as well as Ethernet.”  
     
   <https://searchstorage.techtarget.com/tip/Using-NAS-for-database-storage>   
   <https://dba.stackexchange.com/questions/78892/can-you-put-a-sql-db-on-a-nas>   
     
   Así que no es que sea preferible o no, es un gran depende.   
     
   Sin embargo, al usar un NAS dependemos de un servidor externo, y si se rompe ese servidor… se la BD quedaría sin storage.
2. En entornos de desarrollo es preferible utilizar virtualizadores de tipo 1 (bare metal) porque le permite al desarrollador interactuar más fácilmente con el entorno que con un virtualizador tipo 2.  
     
   ¿Falso? En un entorno de desarrollo, resulta más fácil utilizar un virtualizador de tipo 2. Así, el desarrollador podrá usar su S.O de preferencia como Host, y hacer una virtualización del sistema operativo objetivo (es decir, aquel S.O donde lo que se esté desarrollando vaya a ser ejecutado).   
     
   Además, los hipervisores de tipo 1 cuentan con una reducida cantidad de drivers. Por lo que si nuestro entorno de desarrollo necesita drivers específicos, podríamos hallarnos en un problema. Esto no pasaría en el caso de utilizar un hipervisor de tipo 2, ya que generalmente hay más drivers para sistemas operativos de propósito general.
3. El DMA administra el uso del bus entre el dispositivo periférico y el módulo de I/O.   
     
   Falso. El DMA no administra el uso del bus entre el dispositivo y el módulo de I/O. Administra el uso del bus del sistema entre el módulo de I/O y el procesador y la memoria principal. Existen tres configuraciones o formas de las que el módulo de DMA puede conectarse, las cuales se pueden ver acá: <http://inputoutput5822.weebly.com/direct-memory-access.html>   
     
   En ninguna de las tres formas el DMA se conecta entre el periférico y el I/O.
4. El tamaño del área de catálogo varía de acuerdo a la cantidad máxima de archivos que puede contener un FS indexado.  
     
   Verdadero. La cantidad máxima de archivos modifica la cantidad de I-nodos, lo que a su vez hace crecer a la I-Lista, por lo que se tiene una lista de I-nodos de mayor tamaño, que ocupa más espacio. Esto hace crecer el área de catálogo.
5. El uso de un módulo de MMU con caché y TLB es necesario para un administrador de memoria que implementa paginación simple.  
     
   Falso. No es un requisito necesario tener caché y TLB para un administrador que implemente paginación simple. Tampoco es un requisito necesario para paginación bajo demanda.  
     
   La TLB y la caché son una forma de agilizar el proceso de resolución de direcciones (traducción de direcciones lógicas a direcciones físicas de memoria). Por ejemplo, la función de la TLB es guardar una serie de entradas (generalmente, pocas), en las que almacena resoluciones recientes de direcciones (número de página, y dirección física que le corresponde a la misma).   
     
   Si no estuviese la TLB, cada vez que se requiera una misma página debería calcularse su dirección física, lo que sería costoso. Pero no es un requisito necesario para que haya paginación.